

Invenția se referă la radioelectronică și poate fi utilizată pentru introducerea defazajului programat în calea semnalului. Esența invenției constă în aceea că defazorul conține primul etaj (1) dotat cu o intrare (2) de semnal, o ieșire (3) de semnal, un contact (4) la masă, precum și două rezistoare (6, 7), un amplificator (5) operațional și un condensator (8) conectat cu un contact la intrarea neînversoare a amplificatorului operațional, unul din rezistoare (6) este conectat în circuitul reacției negative a amplificatorului operațional, între intrarea înversoare a căruia și intrarea de semnal a etajului este conectat al doilea rezistor (7), iar la ieșirea amplificatorului operațional este conectată ieșirea de semnal. Primul etaj conține suplimentar un convertor (9) digital-analogic de tip cod-rezistență, conectat cu ieșirea între intrarea neînversoare a amplificatorului operațional și contactul la masă, iar al doilea contact al condensatorului este conectat la intrarea de semnal a etajului. Totodată defazorul conține suplimentar al doilea (10) și al treilea (11) etaje, având aceeași structură ca și primul, conectate în cascadă la ieșirea acestuia, precum și un bloc (13) de memorie permanentă cu  $n+m+c$  ieșiri digitale, conectat cu  $n$  ieșiri la intrarea convertorului digital-analogic al primului etaj, cu  $m$  ieșiri – la intrarea convertorului digital-analogic al etajului al doilea și cu  $c$  ieșiri – la intrarea convertorului digital-analogic al etajului al treilea.

Elementele primului etaj asigură banda de reglare a defazajului  $(0-\varphi_1)^{\circ}$ , elementele etajului al doilea  $-(0-\varphi_2)^{\circ}$ , iar elementele etajului al treilea  $-(0-\varphi_3)^{\circ}$ , așa încât  $\varphi_1 + \varphi_2 + \varphi_3 = 360^{\circ}$ .

Blocul de memorie permanentă conține un tabel programat de coduri numerice care asigură o dependență totală liniară a defazajului de codul de intrare al blocului de memorie și pasul necesar de reglare a defazajului.

Revendicări: 3

Figuri: 1

