

Procesor pentru restabilirea imaginii, compus dintr-un bloc de corecție a imaginii defectate a obiectului principal (1), un bloc de corecție a imaginii defectate a obiectului subordonat (2), o intrare a imaginii obiectului principal (19), o intrare a imaginii obiectului subordonat (20), o ieșire a imaginii adevărate a obiectului principal (23), o ieșire a imaginii adevărate a obiectului subordonat (24), caracterizat prin aceea că conține opt chei electronice (3), (4), (5), (6), (7), (8), (9) și (10), o linie de întârziere (18), trei porți logice NU (11), (12) și (13), trei porți logice 2-SAU (14), (15) și (16), o poartă logică 2-ȘI (17), o intrare de semnalizare a defectării imaginii obiectului principal (21) și o intrare de semnalizare a defectării imaginii obiectului subordonat (22); totodată intrarea imaginii obiectului principal (19) este unită cu intrările cheilor (5) și (6), ieșirea cheii electronice (5) - cu prima intrare a porții logice 2-SAU (15), ieșirea cheii electronice (6) - cu a doua intrare a porții logice 2-SAU (15), intrarea de semnalizare a defectării imaginii obiectului principal (21) - cu intrarea primei porți logice NU (11), cu intrările de comandă ale cheilor electronice (6) și (9) și cu prima intrare a porții logice 2-ȘI (17), ieșirea porții logice NU (11) - cu intrarea de comandă a cheii electronice (5), a doua intrare a porții logice 2-SAU (15) - cu intrarea blocului de corecție a imaginii defectate a obiectului principal (1), ieșirea căruia este unită cu intrarea cheii electronice (9), ieșirea căreia este unită cu a doua intrare a porții logice 2-SAU (15); intrarea de semnalizare a defectării imaginii obiectului subordonat (22) este unită cu intrarea porții logice NU (12), cu intrarea de comandă a cheii electronice (7), cu intrările cheilor electronice (3) și (4) și cu a doua intrare a porții logice 2-ȘI (17), ieșirea căreia este unită cu intrarea de comandă a cheii electronice (3) și cu intrarea porții logice NU (13), ieșirea căreia este unită cu intrarea de comandă a cheii electronice (4), a cărei ieșire este unită cu a doua intrare a porții logice 2-SAU (14), ieșirea cheii electronice (3) - cu intrarea liniei de întârziere (18), ieșirea căreia este unită cu prima intrare a porții 2-SAU (14), a cărei ieșire este unită cu intrarea de comandă a cheii electronice (10), intrarea căreia este unită cu ieșirea porții logice 2-SAU (15) și cu ieșirea imaginii adevărate a obiectului principal (23), iar ieșirea cheii electronice (10) - cu intrarea blocului de corecție a imaginii defectate a obiectului subordonat (2), intrarea imaginii obiectului subordonat (20) este unită cu intrările cheilor (7) și (8), ieșirea cheii electronice (7) - cu ieșirea blocului de corecție a imaginii defectate a obiectului subordonat (2), și cu prima intrare a porții logice 2-SAU (16), ieșirea porții logice NU (12) - cu intrarea de comandă a cheii electronice (8), ieșirea căreia este unită cu a doua intrare a porții logice 2-SAU (16), ieșirea căreia este unită cu ieșirea imaginii adevărate a obiectului subordonat (24).