

Изобретение относится к вычислительной технике, а именно к процессорам для восстановления изображений.

Процессор для восстановления изображения содержит блок коррекции поврежденного изображения главного объекта (1), блок коррекции поврежденного изображения подчиненного объекта (2), восемь электронных ключей (3), (4), (5), (6), (7), (8), (9) и (10), три логических элемента НЕ (11), (12) и (13), три логических элемента 2-ИЛИ (14), (15), (16), один логический элемент 2-И (17), линию задержки (18), вход изображения главного объекта (19), вход изображения подчиненного объекта (20), вход указания повреждения главного объекта (21) и вход указания повреждения подчиненного объекта (22), а также выходы главного истинного объекта (23) и подчиненного истинного объекта (24).

П. формулы: 1

Фиг.: 3

