

Изобретение относится к области восстановления изображения, и может быть использовано в вычислительной технике.

Процессор для восстановления изображения базового элемента содержит блок коррекции дефектов изображения главного объекта (1), выполненный на базе нейронных сетей, блок коррекции дефектов изображения подчиненного объекта (2), выполненный на базе нейронных сетей, восемь электронных ключей (3), (4), (5), (6), (7), (8), (9) и (10), три логических элемента НЕ (11), (12) и (13), три логических элемента 2-ИЛИ (14), (15), (16), один логический элемент 2-И (17), линию задержки (18), входы главного объекта (19), подчиненного объекта (20), признака дефекта главного объекта (21) и признака дефекта подчиненного объекта (22), а также выходы главного истинного объекта (23) и подчиненного истинного объекта (24).

П. формулы: 1

Фиг.: 3

