

Изобретение относится к электронике, а именно к методам подгонки электрических параметров изделий типа $\overline{RC-0}$ в процессе их изготовления, и может быть использовано в областях конструирования приборов точных измерений, вычислительной техники и в изготовлении фазосдвигающих элементов и элементов для избирательных цепей.

Метод подгонки электрических параметров изделий типа $\overline{RC-0}$ в процессе их изготовления включает выбор в качестве электрического параметра заданной постоянной времени τ_0 при изготовлении изделия типа $\overline{RC-0}$ из более двух коаксиальных микропроводов n , предварительное изготовление изделия из $n-1$ микропроводов, соединенных параллельно, которое составляет постоянную времени τ_{n-1} , термическую обработку предварительно изготовленного изделия, измерение его реального значения постоянной времени τ_r , определение необходимого значения постоянной времени τ_x отложенного коаксиального микропровода, намотку отложенного коаксиального микропровода с постоянной времени τ_x на предварительно изготовленное изделие, одновременное измерение постоянной времени отложенного микропровода намотанного до достижения постоянной времени значения τ_x и параллельное его соединение с $n-1$ микропроводами, образуя изделие типа $\overline{RC-0}$ с заданной постоянной времени $\tau_0 = \tau_r + \tau_x$.

П. формулы: 1

Фиг.: 6