

Memorie operativă cu autotestare, ce conține un registru de sincronizare, a cărui intrare de tact este conectată la intrarea de tact a dispozitivului, un contor cu intrarea de resetare conectată la intrarea de resetare a registrului de sincronizare și la intrarea de resetare a dispozitivului, intrarea de decrement - la ieșirea a doua a registrului de sincronizare, iar ieșirile informaționale ale contorului sunt unite cu intrările de adrese ale memoriei operative, un sumator modulo q , caracterizată prin aceea că ea conține suplimentar un grup din două registre, ieșirile primului registru fiind conectate respectiv la primul grup de intrări ale sumatorului, ieșirile registrului doi fiind conectate respectiv la grupul doi de intrări ale sumatorului, un comutator, ieșirile-intrările bidirecționale ale căruia sunt conectate respectiv la ieșirile-intrările bidirecționale de date ale memoriei, intrările - respectiv la ieșirile sumatorului modulo q , ieșirile - respectiv la intrările de date ale registrelor grupului, o poartă logică ȘI, ieșirea căreia este conectată la intrarea de selectare a memoriei, prima poartă logică SAU, ieșirea căreia este conectată la intrarea de increment a contorului, intrarea a doua - la intrarea de tact a registrului doi din grup și la ieșirea a patra a registrului de sincronizare, a doua poartă logică SAU, ieșirea căreia este conectată la intrarea de citire-înregistrare a memoriei, prima intrare - la prima intrare a porții ȘI și la intrarea de tact a dispozitivului, iar a doua intrare - la intrarea a doua a porții ȘI, la intrarea de comutare a comutatorului și la ieșirea a doua a registrului de sincronizare, a treia poartă logică SAU, o intrare a căreia este conectată la ieșirea de report a contorului, cealaltă intrare - la prima intrare a primei porți SAU și la ieșirea a treia a registrului de sincronizare, iar ieșirea - la intrarea de tact a primului registru din grup.