

Invenția se referă la domeniul tehnicii de calcul și microelectronică și poate fi aplicată la producerea și exploatarea circuitelor supraintegrate cu mijloace compacte inserate de testare și diagnosticare.

Dispozitivul conține un contor 1, un grup de contoare 2, o memorie operativă 3, un sumator modulo doi 4, un registru 5, un bistabil 6, trei porți logice SAU 7, 8 și 9, două multiplexoare 10 și 11, o ieșire 13 de indicare.

Rezultatul invenției constă în posibilitatea recunoașterii și localizării celulei defectate a memoriei.

Revendicări: 1

Figuri.: 3

