

Memorie operativă biport cu autotestare ce conține un registru de sincronizare, a cărei intrare de sincronizare constituie intrarea de sincronizare a dispozitivului, un contor, intrarea de resetare a căruia este conectată la intrarea de resetare a registrului de sincronizare și la intrarea de resetare a dispozitivului, intrarea de adrese a primului port al memoriei operative biport este conectată la ieșirea contorului, un sumator modulo q , un registru, un comutator, intrarea bidirecțională a căruia este conectată la ieșirea primului port al memoriei operative, trei porți logice SAU și o poartă logică ȘI, caracterizată prin aceea că ea este dotată suplimentar cu al doilea contor, care împreună cu primul formează un grup de contoare, ieșirea căruia este conectată la intrarea de adrese a portului doi al memoriei operative, cu al doilea comutator care împreună cu primul comutator formează un grup de comutatoare, intrarea bidirecțională a căruia este conectată la ieșirea portului doi al memoriei operative, ieșirea – la o intrare a sumatorului modulo q , cealaltă intrare a căruia este conectată la ieșirea primului comutator, intrarea căruia este prima intrare de date a dispozitivului, cu un multiplexor, prima intrare a căruia este a doua intrare de date a dispozitivului, ieșirea fiind conectată la intrarea comutatorului doi, a doua intrare – la ieșirea registrului, intrarea căruia este conectată cu ieșirea sumatorului modulo q , iar intrarea de tact – la ieșirea registrului de sincronizare, la intrările de tact ale contoarelor grupului, la intrarea inversă a porții a treia SAU, la o intrare a primei porți logice SAU, cealaltă intrare a căreia este conectată la intrarea de sincronizare a dispozitivului, la intrarea directă a porții a treia SAU și la intrarea de selectare a portului doi al memoriei operative, intrarea de selectare a primului port al memoriei este conectată la ieșirea primei porți SAU și la intrarea directă a porții a doua SAU, ieșirea căreia este conectată la intrările de permitere a porturilor memoriei operative, intrarea de înscriere-citire a portului doi al memoriei este conectată la ieșirea porții logice ȘI, o intrare a căreia este conectată la ieșirea porții a treia SAU, iar cealaltă intrare – la intrarea inversată a porții a doua SAU, la intrarea de citire-înscriere a primului port al memoriei, la intrarea de resetare a contorului doi, la intrarea de resetare a dispozitivului și la intrările de comutare ale comutatoarelor și multiplexorului.