

Invenția se referă la tehnica de calcul și microelectronică și poate fi aplicată la producerea și exploatarea microcircuitelor cu mijloace încorporate de testare și diagnosticare.

Dispozitivul conține un registru de sincronizare 1, un grup de contoare 2, memorie operativă biport 3, sumator modulo  $q$  4, registru 5, un grup de comutatoare 6, trei porți logice SAU 7, 8 și 9, o poartă logică ȘI 10, un multiplexor 11, intrări de resetare 12, de sincronizare 13, de date 14 și 15.

Revendicări: 1

Figuri.: 2

