

Изобретение относится к вычислительной технике и микроэлектронике и может быть применено при производстве и эксплуатации микросхем со встроенными средствами тестирования и диагностирования.

Устройство содержит тактовый регистр 1, группу счетчиков 2, двухпортовую оперативную память 3, сумматор по модулю q 4, регистр 5, группу коммутаторов 6, три логических элемента ИЛИ 7, 8 и 9, логический элемент И 10, мультиплексор 11, вход сброса 12, синхровход 13, входы данных 14 и 15.

П. формулы: 1

Фиг.: 2

