

a 2007 0057

Invenția se referă la domeniul tehnicii de calcul și microelectronică, și poate fi aplicată la producerea și exploatarea circuitelor supraintegrate cu mijloace încorporate de testare și diagnosticare.

Dispozitivul conține un registru de sincronizare (1), un contor (2), memorie operativă (3), un grup de bistabili (4.1, 4.2), o poartă logică XOR (5), o intrare de resetare (6), o intrare de sincronizare (7), un bistabil de reținere (8), cinci porți logice SAU (9, 10, 11, 12 și 13), un multiplexor (14), un analizor de semnături (15).

Revendicări: 1

Figuri: 5

